

```

// 下記のマクロはあらかじめ定義しておく。
// EEPROM_TYPE      =EEPROMタイプ識別コード
// EEPROM_PGFSIZE   =EEPROMのページサイズ(byte)
// EEPROM_PGMASK    =EEPROMのページ単位ビットマスク
// EEPROM_SIZE      =EEPROMのメモリサイズ(byte)
// IICADDR_EEPROMO  =EEPROMのスレーブアドレス

/*****
/*          1 ページ書き込み          */
*****/
/* 引数 : wWrAddr = 書き込みEEPROMアドレス (0~)          */
/*       : pbyData = 書き込みデータのアドレス          */
/* 戻値 : eeprom_wp() == TRUE : 正常 (アクノリッジあり)  */
/*       :           == FALSE : 異常 (アクノリッジなし)  */
*/

BOOL eeprom_wp(WORD wWrAddr, const BYTE* pbyData)
{
    WORD    wHiAddr;

    /* ページ端数のアドレスをマスクで切り捨てる */
    wWrAddr &= EEPROM_PGMASK;

    /* AT24C02A~16Aの場合 */
    #if (EEPROM_TYPE == EEPROM_TYPE_02A) || (EEPROM_TYPE == EEPROM_TYPE_04A) ¥
    || (EEPROM_TYPE == EEPROM_TYPE_08A) || (EEPROM_TYPE == EEPROM_TYPE_16A)
        /* デバイスアドレスに加えるアドレス作成 */
        wHiAddr = (WORD)(wWrAddr >> 7);
    #if (EEPROM_TYPE == EEPROM_TYPE_02A)
        wHiAddr = IICADDR_EEPROMO;
    #elif (EEPROM_TYPE == EEPROM_TYPE_04A)
        wHiAddr = (WORD)((wHiAddr & 0x0002) | IICADDR_EEPROMO);
    #elif (EEPROM_TYPE == EEPROM_TYPE_08A)
        wHiAddr = (WORD)((wHiAddr & 0x0006) | IICADDR_EEPROMO);
    #else
        wHiAddr = (WORD)((wHiAddr & 0x000E) | IICADDR_EEPROMO);
    #endif
        /* EEPROMのスレーブアドレスセット */
        SetSlaveAddr_IIC0((BYTE)wHiAddr);
        /* ページデータ書き込み */
        return WritePage_A8_IIC((BYTE)wWrAddr, EEPROM_PGFSIZE, pbyData);

    /* AT24C32A~64A, AT24C128B~256Bの場合 */
    #else
        /* EEPROMのスレーブアドレスセット */
        SetSlaveAddr_IIC0(IICADDR_EEPROMO);
        /* ページデータ書き込み */
        return WritePage_A16_IIC(wWrAddr, EEPROM_PGFSIZE, pbyData);
    #endif
}

```