

```

// RIICO_Master.h
/*****
/**
/**          IICバス (RIICO: Inter-IC-Bus) 通信制御          /**
/**
/**
/*****

#ifndef INCLUDED_RIICO_I2C_H
#define INCLUDED_RIICO_I2C_H

#include "typedefine.h"

#pragma bit_order right
/*****
#define IICO_100kbps (100)
#define IICO_400kbps (400)
#define IICO_SPEED IICO_100kbps

typedef struct {
    WORD    wSndDataSz1;
    WORD    wSndDataSz2;
    WORD    wRcvDataSz;
    const BYTE* pSndData1;
    const BYTE* pSndData2;
    BYTE*    pRcvBuff;
} RIIC_TXRX;

/* TranceiveData_RIICOのレスポンス */
#define RIICO_ERR_OK (0) /* 正常 */
#define RIICO_ERR_BUSY (-1) /* BUSY状態 */
#define RIICO_ERR_TMOUT (-2) /* 応答なし */
#define RIICO_ERR_NACK (-3) /* NACK検知 */
#define RIICO_ERR_OTHER (-4) /* その他の異常 */

/* 関数プロトタイプ *****/

void Init_RIICO(void);
void SetSlaveAddr_RIICO(BYTE bySlaveAddr);
int TranceiveData_RIICO(RIIC_TXRX* TxRxParam);

BOOL ReadByte_A8_IIC(BYTE byRdAddr, BYTE *pRxBuff);
BOOL ReadByte_A16_IIC(WORD wRdAddr, BYTE *pRxBuff);
BOOL ReadPage_A8_IIC(BYTE byRdAddr, WORD wSize, BYTE *pRxBuff);
BOOL ReadPage_A16_IIC(WORD wRdAddr, WORD wSize, BYTE *pRxBuff);
BOOL WriteByte_A8_IIC(BYTE byWrAddr, const BYTE *pTxData);
BOOL WriteByte_A16_IIC(WORD wWrAddr, const BYTE *pTxData);
BOOL WritePage_A8_IIC(BYTE byWrAddr, WORD wSize, const BYTE *pTxData);
BOOL WritePage_A16_IIC(WORD wWrAddr, WORD wSize, const BYTE *pTxData);

#endif /* INCLUDED_RIICO_I2C_H */

```