

```

1 /*****
2 /*****
3 /***                                     ***/
4 /***                                     サウンド出力                               ***/
5 /***                                     Sound                                   ***/
6 /***                                     by: S. Suzuki                               ***/
7 /*****
8 /*****
9 #include <machine.h>
10 #include "typedefine.h"
11 #include "iodefine.h"
12
13 #include "InitSystemClock.h"
14 #include "Sound.h"
15
16 /*****
17 /* 注意：このプログラムはPCLK=25MHz専用です。                                */
18 #if (PCLK_HZ != 25000000L)
19     #error "It is exclusive for PCLK = 25 MHz"
20 #endif
21
22 static int st_nSoundRPos;
23 static SOUND_T* st_pSound;
24 static SOUNDSTAT_T SoundStatus;
25
26 /*****
27
28 /* 時報音 */
29 SOUND_T Chime_1[]={
30     {RA3_, T16_},          /* ラ (A7) */
31     {STP_, T00_},
32 };
33
34 /* ビープ音 */
35 SOUND_T Melody_1[]={
36     {D03_, T16_},
37     {RST_, T32_},
38     {D03_, T16_},
39     {RST_, T32_},
40     {D03_, T16_},
41     {RST_, T32_},
42     {D03_, T16_},
43     {RST_, T32_},
44     {D03_, T16_},
45     {RST_, T32_},
46     {D03_, T16_},
47     {RST_, T32_},
48     {D03_, T16_},
49     {RST_, T32_},
50     {D03_, T16_},
51     {RST_, T32_},
52
53     {RPT_, T00_},
54 };
55
56 /* ロンドン橋 */
57 SOUND_T Melody_2[]={
58     {S01_, T08_ + (T08_/2)},
59     {RA1_, T16_},
60     {S01_, T08_},
61     {FA1_, T08_},
62     {MI1_, T08_},
63     {FA1_, T08_},
64     {S01_, T04_},
65     {RE1_, T08_},
66     {MI1_, T08_},
67     {FA1_, T04_},
68     {MI1_, T08_},
69     {FA1_, T08_},
70     {S01_, T04_},
71     {S01_, T08_ + (T08_/2)},
72     {RA1_, T16_},
73     {S01_, T08_},
74     {FA1_, T08_},

```

```

75 {MI1_, T08_},
76 {FA1_, T08_},
77 {S01_, T04_},
78 {RE1_, T04_},
79 {S01_, T04_},
80 {MI1_, T08_},
81 {D01_, T04_ + (T04_/2)},
82
83 {S01_, T08_ + (T08_/2)},
84 {RA1_, T16_},
85 {S01_, T08_},
86 {FA1_, T08_},
87 {MI1_, T08_},
88 {FA1_, T08_},
89 {S01_, T04_},
90 {RE1_, T08_},
91 {MI1_, T08_},
92 {FA1_, T04_},
93 {MI1_, T08_},
94 {FA1_, T08_},
95 {S01_, T04_},
96 {S01_, T08_ + (T08_/2)},
97 {RA1_, T16_},
98 {S01_, T08_},
99 {FA1_, T08_},
100 {MI1_, T08_},
101 {FA1_, T08_},
102 {S01_, T04_},
103 {RE1_, T04_},
104 {S01_, T04_},
105 {MI1_, T08_},
106 {D01_, T04_ + (T04_/2)},
107
108 {RPT_, T00_},
109 };
110
111 /*****
112 /*          音階および長さを生成するMTUを初期化          */
113 *****/
114 /* 注意 : PCLK=25MHzであること。          */
115 /* 機能 : MTU0で音階を作成し、MTIOCOA(PB3)端子から出力する。          */
116 /*          : MTU3で音の長さを作成する。          */
117
118 void Init_Sound(void)
119 {
120     /*** MTIOCOA(PB3)端子の初期化 ***/
121
122     /* MTIOCOA(PB3)端子(ポートB)のモード設定 */
123     // PORTB.PDR.BIT.B3 = 1;
124     PORTB.PMR.BIT.B3 = 0;          /* PB3をI/Oポートとして使う設定 */
125     /* マルチファンクションピンコントローラ(MPC) */
126     MPC.PWPR.BYTE = 0x00;          /* 書き込みプロテクトレジスタ(BOWI=0にする) */
127     MPC.PWPR.BYTE = 0x40;          /* 書き込みプロテクトレジスタ(PFSWE=1にして解除) */
128     /* PB3端子機能制御レジスタ */
129     MPC.PB3PFS.BYTE = 0x01;        /* PB3端子をMTIOCOA出力として使用する */
130     /* マルチファンクションピンコントローラ(MPC) */
131     MPC.PWPR.BYTE = 0x80;          /* 書き込みプロテクトレジスタ(POWI=1にして保護) */
132     /* MTIOCOA(PB3)端子(ポートB)のモード設定 */
133     PORTB.PMR.BIT.B3 = 1;          /* PB3を周辺機能として使う設定 */
134
135
136     /*** マルチファンクションタイマパルスユニット(MTU)初期化 ***/
137
138     /* 消費電力低減機能関連レジスタへの書き込み許可 */
139     SYSTEM.PRCR.WORD = 0xA502;
140     /* MTU0~MTU5のモジュールストップ解除 */
141     MSTP(MTU) = 0;                /* SYSTEM.MSTPCRA.BIT.MSTPA9 = 0; (MTU0~MTU5共通) */
142     /* 消費電力低減機能関連レジスタへの書き込みを禁止する */
143     SYSTEM.PRCR.WORD = 0xA500;
144
145     /* マルチファンクションタイマパルスユニット(MTU0)初期化 */
146     /* MTU0カウント停止 */
147     MTU.TSTR.BIT.CSTO = 0;
148     MTU.TCR.BYTE = 0x21;          /* TGRAのコンペアマッチでTCNTクリア、立ち上がりエッジ、

```

```

148 PCLK/4 (6.25MHz, 160nS) でカウント */
149     MTU0.TMDR.BYTE = 0x02; /* 動作モード=PWMモード1 */
150     MTU0.TIORH.BYTE = 0x00; /* MTU0.TGRAをアウトプットコンペアレジスタとしてMTI0COA
端子=出力禁止 */
151 /* MTU0.TGRBをアウトプットコンペアレジスタとしてMTI0COB
端子=出力禁止 */
152     MTU0.TI0RL.BYTE = 0x00; /* MTU0.TGRCをアウトプットコンペアレジスタとしてMTI0COC
端子=出力禁止 */
153 /* MTU0.TGRDをアウトプットコンペアレジスタとしてMTI0COD
端子=出力禁止 */
154     MTU0.TIER.BYTE = 0x00; /* 割り込み要求 (TGIA, TGIB, TGIC, TGID, TCIV, TCIU) を禁止
*/
155     MTU0.TIER2.BYTE = 0x00; /* 割り込み要求 (TGIE, TGIF) を禁止
*/
156     MTU.TSYR.BIT.SYNC0 = 0; /* MTU0.TCNTは独立して動作
*/
157
158 /* マルチファンクションタイマパルスユニット (MTU3)初期化 */
159     MTU.TRWER.BYTE = 0x01; /* レジスタ (MTU3, MTU4用) の読み出し/書き込みを許可 */
160 /* MTU3カウント停止 */
161     MTU.TSTR.BIT.CST3 = 0;
162     MTU3.TCR.BYTE = 0x25; /* TGRAのコンペアマッチでTCNTクリア、立ち上がりエッジ、
PCLK/1024 (24.4140KHz, 40.96uS) でカウント */
163     MTU3.TMDR.BYTE = 0x00; /* 動作モード=通常動作 */
164     MTU3.TIORH.BYTE = 0x00; /* MTU3.TGRAをアウトプットコンペアレジスタとしてMTI0C3A
端子=出力禁止 */
165 /* MTU3.TGRBをアウトプットコンペアレジスタとしてMTI0C3B
端子=出力禁止 */
166     MTU3.TI0RL.BYTE = 0x00; /* MTU3.TGRCをアウトプットコンペアレジスタとしてMTI0C3C
端子=出力禁止 */
167 /* MTU3.TGRDをアウトプットコンペアレジスタとしてMTI0C3D
端子=出力禁止 */
168     MTU3.TIER.BYTE = 0x01; /* 割り込み要求 (TGIA) 許可、その他 (TGIB, TGIC, TGID, TC
V, TCIU) 禁止 */
169     MTU.TSYR.BIT.SYNC3 = 0; /* MTU3.TCNTは独立して動作
*/
170
171 /* MTU0タイマジェネラルレジスタをセット */
172     MTU0.TCNT = 0x0000; /* タイマカウンタ */
173     MTU0.TGRA = 0xFFFF; /* タイマジェネラルレジスタA */
174 /* MTU3タイマジェネラルレジスタをセット */
175     MTU3.TCNT = 0x0000; /* タイマカウンタ */
176     MTU3.TGRA = 0xFFFF; /* タイマジェネラルレジスタA */
177
178 /* MTU3の割り込み優先順位セット */
179     IPR (MTU3, TGI) = 5; /* TGIA3, TGIB3, TGIC3, TGID3は共通 */
180 /* MTU0, MTU3コンペアマッチ割り込み禁止 */
181     IEN (MTU0, TGI0A) = 0;
182     IEN (MTU0, TGI0B) = 0;
183     IEN (MTU0, TGI0C) = 0;
184     IEN (MTU0, TGI0D) = 0;
185     IEN (MTU0, TGI0E) = 0;
186     IEN (MTU0, TGI0F) = 0;
187     IEN (MTU3, TGI0A3) = 0;
188     IEN (MTU3, TGI0B3) = 0;
189     IEN (MTU3, TGI0C3) = 0;
190     IEN (MTU3, TGI0D3) = 0;
191 /* MTU0, MTU3オーバーフロー/アンダーフロー割り込み禁止 */
192     IEN (MTU0, TCIV0) = 0;
193     IEN (MTU3, TCIV3) = 0;
194 }
195
196 /*****
197 /* MTU3のコンペアマッチ割り込み処理 */
198 /*****
199
200 /* コンペアマッチA割り込み */
201
202 #pragma interrupt (Int_MTU3_TGIA3)
203 void Int_MTU3_TGIA3(void)
204 {
205     if (SoundStatus.BIT.SOUND_SP == 1) {
206         SoundStatus.BIT.SOUND_SP = 0;

```

```

207     SoundStatus.BIT.SOUND_IT = 0;
208     st_nSoundRPos = 0;
209 }
210 /* 終端マークだったら終了 */
211 if(st_pSound[st_nSoundRPos].NOTES == STP_){
212     Stop_Sound();
213 }
214 /* 繰り返しマークだったらSPACEフラグセット */
215 else if(st_pSound[st_nSoundRPos].NOTES == RPT_){
216     SoundStatus.BIT.SOUND_SP = 1;
217     /* MTIOCOA端子を出力禁止にする (Hi-Zになる) */
218     MTUO.TIORH.BIT.IOA = 0;
219     /* 1秒の無音時間を設ける */
220     MTU3.TGRA = T02_;
221 }
222 /* 発音中の場合 */
223 else{
224     /* 発音 */
225     if(SoundStatus.BIT.SOUND_IT == 0){
226         SoundStatus.BIT.SOUND_IT = 1;
227         /* 休符ならMTIOCOA端子の出力禁止 */
228         if(st_pSound[st_nSoundRPos].NOTES == RST_){
229             /* MTIOCOA端子を出力禁止にする (Hi-Zになる) */
230             MTUO.TIORH.BIT.IOA = 0;
231         }
232         /* 音符なら指定の音階を出力 */
233         else{
234             /* 音階を出力 */
235             MTUO.TGRA = st_pSound[st_nSoundRPos].NOTES;
236             /* MTIOCOA端子をトグル出力にする */
237             MTUO.TIORH.BIT.IOA = 3;
238         }
239         /* 音の時間 (長さ) をセット */
240         MTU3.TGRA = (WORD)(st_pSound[st_nSoundRPos].TIME - TIT_);
241         st_nSoundRPos++;
242     }
243     /* 区切り */
244     else{
245         SoundStatus.BIT.SOUND_IT = 0;
246         /* MTIOCOA端子を出力禁止にする (Hi-Zになる) */
247         MTUO.TIORH.BIT.IOA = 0;
248         /* 音の区切り時間を設ける */
249         MTU3.TGRA = TIT_;
250     }
251 }
252 }
253
254 /*****
255 /*          サウンド発音開始          */
256 /*****
257 /* 引数 : nMelodyNum = サウンド・メロディ番号 (1,2,99)          */
258 /* 戻値 : Start_Sound() == TRUE : サウンド発生開始          */
259 /*       :                  == FALSE : サウンド発生なし          */
260
261 BOOL Start_Sound(int nMelodyNum)
262 {
263     /* サウンド出力中なら停止する */
264     if(SoundStatus.BIT.SOUND_ON == 1){
265         Stop_Sound();
266     }
267     if(nMelodyNum == 1){
268         st_pSound = &Melody_1[0]; /* ビープ音 */
269     }
270     else if(nMelodyNum == 2){
271         st_pSound = &Melody_2[0]; /* ロンドン橋 */
272     }
273     else if(nMelodyNum == 99){
274         st_pSound = &Chime_1[0]; /* 時報音 */
275     }
276     else{
277         return FALSE;
278     }
279     st_nSoundRPos = 0;
280     /* 最初から終端マークまたは繰り返しマークだったら何もしない */

```

```

281     if((st_pSound[st_nSoundRPos].NOTES == RPT_) || (st_pSound[st_nSoundRPos].NOTES == STP_)){
282         return FALSE;
283     }
284     /* サウンド出力中を示す */
285     SoundStatus.BIT.SOUND_ON = 1;
286     SoundStatus.BIT.SOUND_SP = 0;
287     SoundStatus.BIT.SOUND_IT = 0;
288     /* タイマリードライト許可レジスタ (MTU3, MTU4に必要) */
289 // MTU.TRWER.BYTE = 0x01;
290     /* 音の時間 (長さ) をセット */
291     MTU3.TCNT = 0x0000;
292     MTU3.TGRA = T16; /* 0.125秒後に発音開始 */
293     /* MTU0, MTU3カウンタスタート */
294     MTU.TSTR.BIT.CST0 = 1;
295     MTU.TSTR.BIT.CST3 = 1;
296     /* MTU3コンペアマッチA割り込み許可 */
297     IEN(MTU3, TGIA3) = 1;
298
299     return TRUE;
300 }
301
302 /*****
303 /*                               サウンド停止                               */
304 /*****
305
306 void Stop_Sound(void)
307 {
308     /* MTU3コンペアマッチA割り込み禁止 */
309     IEN(MTU3, TGIA3) = 0;
310     /* MTIO0A端子を出力禁止にする (Hi-Zになる) */
311     MTU0.TIORH.BIT.IOA = 0;
312     /* MTU0, MTU3カウンタ停止 */
313     MTU.TSTR.BIT.CST0 = 0;
314     MTU.TSTR.BIT.CST3 = 0;
315     /* 発音停止中を示す */
316     SoundStatus.BIT.SOUND_ON = 0;
317     SoundStatus.BIT.SOUND_SP = 0;
318 }
319
320
321 /* End of File */

```